

15This Page Is Inserted by IFW Operations
and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

**As rescanning documents *will not* correct images,
please do not report the images to the
Image Problem Mailbox.**

No English title available.

Patent Number: DE10036208
 Publication date: 2002-02-14
 Inventor(s): MITLEHNER HEINZ (DE); FRIEDRICHS PETER (DE); SCHOERNER REINHOLD (DE)
 Applicant(s): Siced Electronics Dev GmbH & C (DE)
 Requested Patent: ☐ DE10036208
 Application Number: DE20001036208 20000725
 Priority Number(s): DE20001036208 20000725
 IPC Classification: H01L29/80
 EC Classification: H01L29/78B2, H01L29/808B, H01L29/812B, H01L29/861
 Equivalents: ☐ WO0209195

Abstract

The invention relates to a semiconductor arrangement for current control, comprising an n-type first semiconductor region (2) with a first surface (20), a p-type covered island region (3), within the first semiconductor region (2), with a second surface (80), an n-type contact region (5) arranged on the second surface (80) within the island region (3) and a lateral channel region (22), formed between the first and second surface (20 and 80) as part of the first semiconductor region (2). Said channel region is part of a current path from or to the contact region (5). The current (I) within the lateral channel region (22) may be influenced by at least one depleted zone (23, 24). A lateral edge (221) of the lateral channel region (22) extends as far as the contact region (5).

Data supplied from the esp@cenet database - I2



⑮ BUNDESREPUBLIK
DEUTSCHLAND



DEUTSCHES
PATENT- UND
MARKENAMT

⑫ **Offenl gungsschrift**
⑩ **DE 100 36 208 A 1**

⑤ Int. Cl.⁷:
H 01 L 29/80

⑲ Aktenzeichen: 100 36 208.7
⑳ Anmeldetag: 25. 7. 2000
㉑ Offenlegungstag: 14. 2. 2002

DE 100 36 208 A 1

⑦① Anmelder:
SiCED Electronics Development GmbH & Co. KG,
91052 Erlangen, DE

⑦② Vertreter:
Zedlitz, P., Dipl.-Inf.Univ., Pat.-Anw., 80331
München

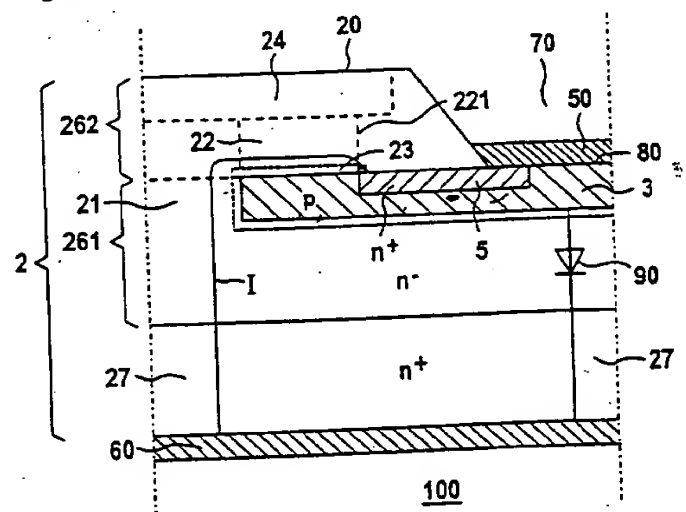
⑦③ Erfinder:
Friedrichs, Peter, Dr., 90419 Nürnberg, DE;
Mitlehner, Heinz, Dr., 91080 Uttenreuth, DE;
Schörner, Reinhold, Dr., 91091 Großenseebach, DE

Die folgenden Angaben sind den vom Anmelder eingereichten Unterlagen entnommen

Prüfungsantrag gem. § 44 PatG ist gestellt

⑤④ Halbleiteraufbau mit vergrabem Inselgebiet und Kontaktgebiet

⑤⑤ Der Halbleiteraufbau zur Stromsteuerung enthält ein n-leitendes erstes Halbleitergebiet (2) mit einer ersten Oberfläche (20), ein innerhalb des ersten Halbleitergebiets (2) vergrabenes p-leitendes Inselgebiet (3) mit einer zweiten Oberfläche (80), ein n-leitendes Kontaktgebiet (5), das an der zweiten Oberfläche (80) innerhalb des Inselgebiets (3) angeordnet ist, und ein zwischen erster und zweiter Oberfläche (20 bzw. 80) als Teil des ersten Halbleitergebiets (2) ausgebildetes laterales Kanalgebiet (22). Letzteres ist Teil eines Strompfads vom oder zum Kontaktgebiet (5). Der Strom (I) ist innerhalb des lateralen Kanalgebiets (22) durch wenigstens eine Verarmungszone (23, 24) beeinflussbar. Ein lateraler Rand (221) des lateralen Kanalgebiets (22) reicht bis an das Kontaktgebiet (5) heran.



DE 100 36 208 A 1

[0001] Die Erfindung betrifft einen Halbleiteraufbau zur Steuerung eines Stromflusses. Der erfindungsgemäße Halbleiteraufbau umfasst insbesondere ein in einem ersten Halbleitergebiet zumindest teilweise vergrabenes Inselgebiet.

[0002] Zum Versorgen eines elektrischen Verbrauchers mit einem elektrischen Nennstrom wird der Verbraucher üblicherweise über ein Schaltgerät an ein elektrisches Versorgungsnetz geschaltet. Beim Einschaltvorgang und auch im Falle eines Kurzschlusses tritt ein Überstrom auf, der deutlich über dem Nennstrom liegt. Zum Schutz des elektrischen Verbrauchers muss das zwischen den Verbraucher und das elektrische Netz geschaltete Schaltgerät diesen Überstrom begrenzen und auch abschalten können. Für diese Funktion sind strombegrenzende Schalter in Form eines Halbleiters bekannt.

[0003] Aus der US 6,034,385 sowie aus der WO 00/16403 A1 ist ein solcher Halbleiteraufbau bekannt, in dem ein Stromfluss zwischen einer ersten und einer zweiten Elektrode gesteuert wird. Insbesondere wird der Strom ein- und ausgeschaltet oder auf einen maximalen Wert begrenzt. Der aktive Teil des Halbleiters besteht aus einem ersten Halbleitergebiet eines vorgegebenen Leitungstyps, insbesondere des n-Leitungstyps. Zur Stromsteuerung ist innerhalb des ersten Halbleitergebiets mindestens ein laterales Kanalgebiet vorgesehen. Unter lateral wird hierbei eine Richtung parallel zu einer Oberfläche des ersten Halbleitergebiets verstanden. Vertikal wird dagegen eine senkrecht zur Oberfläche verlaufende Richtung bezeichnet. Das laterale Kanalgebiet wird durch mindestens einen p-n-Übergang, insbesondere durch die Verarmungszone (Zone mit Verarmung an Ladungsträgern und damit hohem elektrischen Widerstand; Raumladungszone) dieses p-n-Übergangs, in vertikaler Richtung begrenzt. Die vertikale Ausdehnung dieser Verarmungszone kann unter anderem durch eine Steuerspannung eingestellt werden. Der p-n-Übergang ist zwischen dem ersten Halbleitergebiet und einem vergrabenen p-leitenden Inselgebiet gebildet. Das vergrabene Inselgebiet übernimmt die Abschirmung der ersten Elektrode gegenüber dem hohen elektrischen Feld in Sperrrichtung oder im ausgeschalteten Zustand. Bei speziellen Ausführungsformen kann das Kanalgebiet auch durch eine weitere Verarmungszone in vertikaler Richtung begrenzt werden. Diese weitere Verarmungszone wird beispielsweise durch einen weiteren p-n-Übergang zwischen einem zweiten p-leitenden Halbleitergebiet und dem ersten n-leitenden Halbleitergebiet hervorgerufen. Je nach Ausführungsform kann sich bei dem bekannten Halbleitersaufbau ein relativ hoher Durchlasswiderstand ergeben. Außerdem ist zur exakten Einstellung der lateralen Abmessung des Kanalgebiets sowie zur genauen lateralen Positionierung des Kanalgebiets innerhalb des Halbleitersaufbaus eine sehr exakt aufeinander bezogene Positionierung der einzelnen Halbleitergebiete erforderlich. Dieser hohe Justageaufwand ist insbesondere für das vergrabene p-leitende Inselgebiet und das zweite p-leitende Halbleitergebiet notwendig.

[0004] Ein ähnlicher Halbleitersaufbau wird in der DE 196 29 088 A1 beschrieben. Folglich hat auch dieser Halbleitersaufbau einen relativ hohen Durchlasswiderstand, und es sind wiederum hohe Anforderungen an die Justagegenauigkeit zu erfüllen.

[0005] Weiterhin wird mit der US 5,543,637 ein Halbleitersaufbau offenbart, der ein erstes Halbleitergebiet eines ersten Leitungstyps mit einem vergrabenen Inselgebiet eines zum ersten entgegengesetzten Leitungstyps sowie zwei Elektroden und einer Steuerelektrode umfasst. Die durch die Steuerelektrode und das vergrabene Inselgebiet hervorgeru-

fenen jeweiligen Verarmungszonen bilden wieder ein Kanalgebiet, in dem ein zwischen den beiden Elektroden fließender Strom gesteuert wird. Die Steuerelektrode ist entweder als Schottky-Kontakt oder als MOS-Kontakt ausgeführt.

Als Halbleitermaterial wird 3C-, 6H oder 4H-Siliziumcarbid verwendet. Auch dieser Halbleitersaufbau weist einen relativ hohen Durchlasswiderstand auf und erfordert eine hohe Präzision bei der Justierung der einzelnen Halbleitergebiete.

[0006] Der Erfindung liegt nun die Aufgabe zu Grunde, einen Halbleitersaufbau zur Stromsteuerung anzugeben, die einen niedrigen Durchlasswiderstand aufweist. Gleichzeitig soll der für die lokale Definition des Kanalgebiets erforderliche Justageaufwand gegenüber dem Stand der Technik verbessert werden.

[0007] Zur Lösung dieser Aufgabe wird ein Halbleitersaufbau entsprechend den Merkmalen des unabhängigen Patentanspruchs 1 angegeben:

[0008] Bei der erfindungsgemäßen Halbleitersaufbau zur Steuerung eines Stroms handelt es sich um einen Aufbau, welcher

- a) ein erstes Halbleitergebiet eines ersten Leitungstyps (n oder p) mit einer ersten Oberfläche,
 - b) ein innerhalb des ersten Halbleitergebiets zumindest teilweise vergrabenes Inselgebiet eines zweiten gegenüber dem ersten Leitungstyp entgegengesetzten Leitungstyps (p oder n) mit einer der ersten Oberfläche zugewandten zweiten Oberfläche,
 - c) ein Kontaktgebiet des ersten Leitungstyps (n oder p), das an der zweiten Oberfläche innerhalb des Inselgebiets angeordnet ist, und
 - d) ein zwischen erster und zweiter Oberfläche als Teil des ersten Halbleitergebiets ausgebildetes laterales Kanalgebiet,
- d1) das seinerseits Teil eines Strompfads vom oder zum Kontaktgebiet ist,
 - d2) innerhalb dessen der Strom durch wenigstens eine Verarmungszone beeinflussbar ist, und
 - d3) dessen einer lateraler Rand bis an das Kontaktgebiet heranreicht, umfasst.

[0009] Die Erfindung beruht dabei auf der Erkenntnis, dass der bei dem bekannten Halbleitersaufbau zu beobachtende relativ hohe Durchlasswiderstand insbesondere durch einen sogenannten Vorkanal hervorgerufen wird. Dieser Vorkanal befindet sich zwischen dem eigentlichen lateralen Kanalgebiet und dem Kontaktgebiet innerhalb des ersten Halbleitergebiets. Da das erste Halbleitergebiet üblicherweise einen großen Teil der in Sperrrichtung oder im ausgeschalteten Zustand anfallenden Spannung aufzunehmen hat, weist es normalerweise eine relativ niedrige Dotierungsrate auf. Dies hat jedoch eine vergleichsweise niedrige elektrische Leitfähigkeit zur Folge. Der im Durchlasszustand geführte elektrische Strom erfährt deshalb einen umso größeren elektrischen Widerstand, je länger sein Strompfad durch das erste Halbleitergebiet ist. Durch die Anordnung des Kontaktgebiets innerhalb des vergrabenen Inselgebiets tritt ein aus dem Kontaktgebiet herausfließender elektrischer Strom unmittelbar in das für die Stromsteuerung maßgebliche laterale Kanalgebiet ein. Ein für die eigentliche Stromsteuerung unerheblicher Vorkanal, der ansonsten zu einer unerwünschten Anhebung des Durchlasswiderstands führen würde, ergibt sich bei dieser besonderen Anordnung des Kontaktgebiets nicht. Damit liegt der insgesamt resultierende Durchlasswiderstand deutlich unter dem des bekannten Halbleitersaufbaus.

[0010] Das laterale Kanalgebiet wird sowohl in seiner lateralen Abmessung als auch in seiner lateralen Position in-

nerhalb des Halbleiteraufbaus im Wesentlichen durch die Lage des Kontaktgebiets innerhalb des vergrabenen Inselgebiets bestimmt. Es wurde erkannt, dass sich das ursprünglich für einen MOSFET konzipierte Strukturierungsverfahren der WO 99/07011 A1 mit Vorteil auch für die Definition des lateralen Kanalgebiets des Halbleiteraufbaus verwenden lässt. Günstig wirkt sich hierbei insbesondere aus, dass das Kontaktgebiet und das Inselgebiet, die die Abmessung und die Lage des lateralen Kanalgebiets bestimmen, in der gleichen Epitaxieschicht angeordnet sind. Dagegen befinden sich bei dem bekannten Halbleiteraufbau die das laterale Kanalgebiet definierenden Strukturen in mindestens zwei verschiedenen Epitaxieschichten. Dadurch kann zwischen zwei für die Strukturdefinition erforderlichen Lithographieschritten insbesondere ein Epitaxiewachstum stattfinden, wodurch eine hochgenaue Justierung der Lithographieschritte in Bezug zueinander erheblich erschwert wird. Durch die Einbettung des Kontaktgebiets in das Inselgebiet erfolgt die für das laterale Kanalgebiet wesentliche Strukturierung bei dem Halbleiteraufbau innerhalb einer einzigen Epitaxieschicht und damit sowohl mit geringerem Aufwand als auch mit einer sehr hohen Präzision.

[0011] Vorteilhafte Ausgestaltungen des Halbleiteraufbaus gemäß der Erfindung ergeben sich aus den vom Anspruch 1 abhängigen Ansprüchen.

[0012] In einer vorteilhaften Ausführungsform werden das Inselgebiet und das Kontaktgebiet mittels einer ersten Elektrode kurzgeschlossen. Dazu ist in dem ersten Halbleitergebiet ein Kontaktloch vorgesehen, das sich ausgehend von der ersten Oberfläche bis mindestens zur zweiten Oberfläche erstreckt. Es können auch mehrere Kontaktlöcher vorhanden sein, um eine sicherere Kontaktierung zu gewährleisten. Das mindestens eine Kontaktloch ist dabei so platziert, dass sowohl von dem Inselgebiet als auch von dem Kontaktgebiet jeweils ein Teil für eine Kontaktierung zugänglich ist. Die in dem mindestens einen Kontaktloch vorgesehene erste Elektrode kontaktiert beide Gebiete ohmsch. Durch die elektrisch leitende Verbindung (= Kurzschluss) zwischen dem Kontaktgebiet und dem Inselgebiet wird eine sich ansonsten zwischen diesen beiden Gebieten ausbildende Kapazität praktisch eliminiert oder zumindest sehr stark reduziert. Dadurch lässt sich der Halbleiteraufbau als sehr schneller Schalter einsetzen.

[0013] Eine weitere vorteilhafte Variante des Halbleiteraufbaus ist dadurch gekennzeichnet, dass das Inselgebiet in dem an das laterale Kanalgebiet angrenzenden Bereich eine Erhebung aufweist. Diese Erhebung lässt sich beispielsweise durch eine kurze Tiefätzung des Kontaktgebiets und auch des Inselgebiets im nicht an das laterale Kanalgebiet angrenzenden Bereich erreichen. Dadurch dass die zweite Oberfläche im Bereich des Kontaktgebiets gegenüber dem an das Kanalgebiet angrenzenden Bereich des Inselgebiets zurückversetzt ist, erhöht sich die Betriebssicherheit des Halbleiteraufbaus. Das laterale Kanalgebiet wird dann sicher durch die beteiligten Verarmungszonen abgeschnürt, ehe es zu einem möglichen Durchgriff auf das Kontaktgebiet kommen kann.

[0014] In einer bevorzugten Ausführungsform ist das laterale Kanalgebiet in vertikaler Richtung zwischen einer ersten und einer zweiten Verarmungszone angeordnet. Die erste Verarmungszone befindet sich auf einer der ersten Oberfläche zugewandten Seite des lateralen Kanalgebiets und die zweite Verarmungszone auf der dem Inselgebiet zugewandten Seite des lateralen Kanalgebiets. Die zweite Verarmungszone ist von einem p-n-Übergang zwischen dem ersten Halbleitergebiet und dem vergrabenen Inselgebiet gebildet. Je nach Betriebszustand des Halbleiteraufbaus begrenzen die beiden Verarmungszonen das laterale Kanalge-

biet oder schnüren es komplett ab. Mit einem derartig ausgebildeten lateralen Kanalgebiet erhält man einen sehr durchbruchsfesten Halbleiteraufbau.

[0015] Bevorzugt ist weiterhin eine Ausführungsform, bei der sich die erste Verarmungszone und das Kontaktgebiet in einer senkrecht zur ersten oder zweiten Oberfläche vorgenommenen fiktiven Projektion in eine gemeinsame Ebene an ihren lateralen (= seitlichen) Rändern überlappen. Das laterale Kanalgebiet reicht dann unmittelbar bis an das in das Inselgebiet eingebettete Kontaktgebiet heran. Ein durch die Verarmungszonen nicht steuerbarer Vorkanal, der den Durchlasswiderstand erhöhen würde, bildet sich dann nicht aus.

[0016] Die erste Verarmungszone ist bei einer Ausführungsform die eines Schottky-Kontakts. Der Schottky-Kontakt kann dabei insbesondere auch mit der ersten Elektrode und einem an der ersten Oberfläche liegenden Bereich des ersten Halbleitergebiets gebildet sein. Die erste Elektrode erstreckt sich dann über den oberen Rand des Kontaktlochs bis zu dem betreffenden Bereich der ersten Oberfläche. Der Schottky-Kontakt kann aber auch durch eine zusätzliche Steuerelektrode, an die eine Steuerspannung anlegbar ist, und dem an der ersten Oberfläche liegenden Bereich des ersten Halbleitergebiets gebildet sein. In diesem Fall sind die erste Elektrode und die Steuerelektrode elektrisch voneinander isoliert. Das erste Halbleitergebiet kann im Bereich des Schottky-Kontakts eine geeignete, von dem übrigen ersten Halbleitergebiet abweichende Dotierung aufweisen.

[0017] Bei einer anderen Ausführungsform ist das laterale Kanalgebiet von wenigstens einer ersten Verarmungszone, die durch einen MIS(Metal Isolator Semiconductor)-Kontakt insbesondere durch einen MOS(Metal Oxide Semiconductor)-Kontakt hervorgerufen wird, begrenzt oder abgeschnürt. Unter einem MIS-Kontakt ist hierbei ein an der ersten Oberfläche des Halbleitergebiets angeordneter Schichtaufbau aus einer Isolationsschicht und einer darüber liegenden Steuerelektrode zu verstehen. Vorzugsweise handelt es sich bei der Isolationsschicht um eine Oxidschicht.

[0018] In einer besonders vorteilhaften Ausgestaltung ist die erste Verarmungszone, die das laterale Kanalgebiet in vertikaler Richtung begrenzt, die Verarmungszone eines p-n-Übergangs, der sich zwischen dem ersten Halbleitergebiet und einem zweiten Halbleitergebiet befindet. Das zweite Halbleitergebiet ist an der ersten Oberfläche innerhalb des ersten Halbleitergebiets angeordnet. Es hat den gegenüber dem Leitungstyp des ersten Halbleitergebiets entgegengesetzten Leitungstyp.

[0019] Eine erste Variante der Ausgestaltung mit dem zweiten Halbleitergebiet zeichnet sich dadurch aus, dass ein Ladungsspeichereffekt in dem zweiten Halbleitergebiet ausgenutzt wird. Dies wird erreicht durch elektrisches Isolieren des zweiten Halbleitergebiets an der ersten Oberfläche mit einer Isolationsschicht, vorzugsweise mit einer Oxidschicht. Die Ladungsspeicherung im zweiten Halbleitergebiet bewirkt, dass nach Eintritt der Abschnürung des Kanalgebiets bei Anliegen einer bestimmten Betriebsspannung die Abschnürung auch dann zunächst noch anhält, wenn die Betriebsspannung abnimmt. Dadurch wird ein akzeptabler Begrenzungsstrom (Sperrstrom) über eine vorgegebene Begrenzungszeit (Sperrzeit) im Wesentlichen beibehalten. Mit dieser Variante kann ein passiver Strombegrenzer realisiert werden, bei dem das laterale Kanalgebiet normalerweise geöffnet ist und erst durch einen von einem großen Strom hervorgerufenen Spannungsabfall abgeschnürt wird.

[0020] In einer zweiten Variante wird das zweite Halbleitergebiet mit einer Steuerelektrode ohmsch kontaktiert. Durch Anlegen einer Steuerspannung an diese Steuerelektrode kann die Ausdehnung der ersten Verarmungszone und

damit der elektrische Widerstand des lateralen Kanalgebiets gesteuert werden. In dieser zweiten Variante kann das Kanalgebiet auch bereits im spannungsfreien Zustand abgeschaltet (= normally off) und erst durch Anlegen einer Steuerspannung geöffnet, d. h. erzeugt, werden. Mit diesem steuerbaren Halbleiteraufbau kann ein aktiver Strombegrenzer realisiert werden.

[0021] Die erste Elektrode und die Steuerelektrode können elektrisch voneinander isoliert sein. Andererseits ist es auch möglich, mit der ersten Elektrode neben dem Kontaktgebiet und dem Inselgebiet auch das zweite Halbleitergebiet an der ersten Oberfläche ohmsch zu kontaktieren. Das Kontaktgebiet ist dann auch mit dem zweiten Halbleitergebiet elektrisch kurzgeschlossen. Die erste Elektrode und die Steuerelektrode bilden in diesem Fall eine gemeinsame Elektrode.

[0022] In einer vorteilhaften Ausgestaltung besteht der Halbleiteraufbau teilweise oder auch komplett aus einem Halbleitermaterial, das einen Bandabstand von wenigstens 2 eV aufweist. Insbesondere wenn ein Ladungsspeichereffekt ausgenutzt wird, ist ein Halbleitermaterial mit so hohem Bandabstand vorteilhaft. Geeignete Halbleitermaterialien sind beispielsweise Diamant, Galliumnitrid (GaN), Indiumphosphid (InP) oder vorzugsweise Siliciumcarbid (SiC). Auf Grund der extrem niedrigen intrinsischen Ladungsträgerkonzentration (= Ladungsträgerkonzentration ohne Dotierung) und des sehr geringen Durchlassverlusts sind die genannten Halbleitermaterialien, insbesondere SiC, sehr vorteilhaft. Die niedrige intrinsische Ladungsträgerkonzentration begünstigt eine Ladungsspeicherung. Die genannten Halbleitermaterialien weisen außerdem im Vergleich zu dem "Universalhalbleiter" Silicium eine deutlich höhere Durchbruchfestigkeit auf, so dass der Halbleiteraufbau bei einer höheren Spannung eingesetzt werden kann. Das bevorzugte Halbleitermaterial ist Siliciumcarbid, insbesondere einkristallines Siliciumcarbid vom 3C- oder 4H- oder 6H- oder 15R-Polytyp.

[0023] Günstig ist eine Ausgestaltung, bei der ein zusätzlicher p-n-Übergang zwischen dem ersten Halbleitergebiet und einer zweiten Elektrode, die insbesondere auf einer der ersten Oberfläche gegenüberliegenden Seite des ersten Halbleitergebiets angeordnet ist, vorgesehen ist. Durch diesen zusätzlichen p-n-Übergang kann der Halbleiteraufbau bei einer höheren (Sperr-)Spannung betrieben werden.

[0024] Bevorzugte Ausführungsbeispiele werden nunmehr anhand der Zeichnung näher erläutert. Zur Verdeutlichung ist die Zeichnung nicht maßstäblich ausgeführt, und gewisse Merkmale sind schematisiert dargestellt. Im Einzelnen zeigen:

[0025] Fig. 1 und Fig. 2 einen Halbleiteraufbau mit einem innerhalb eines vergrabenen Inselgebietes angeordneten Kontaktgebiet und einem lateralen Kanalgebiet und

[0026] Fig. 3 bis Fig. 6 Ausführungsbeispiele zur Steuerung des Kanalgebiets des Halbleiteraufbaus von Fig. 1.

[0027] Einander entsprechende Teile sind in den Fig. 1 bis 6 mit denselben Bezugszeichen versehen.

[0028] In Fig. 1 ist ein Halbleiteraufbau 100 zur Steuerung eines Stroms I in Form eines vertikalen Sperrschichtfeldeffekt-Transistors (JFET) dargestellt. Die in Fig. 1 gezeigte Halbleitervorrichtung ist lediglich eine Halbzelle. Durch Spiegelung an dem rechten Rand der Halbzelle erhält man eine komplette Zelle. Eine Mehrzellenstruktur ergibt sich entsprechend durch mehrfache Spiegelung.

[0029] Der aktive Teil, in dem die Stromsteuerung im Wesentlichen stattfindet, ist in einem n-leitenden (Elektronenleitung) ersten Halbleitergebiet 2 enthalten. Innerhalb des ersten Halbleitergebiets 2 ist ein p-leitendes (Löcherleitung) vergrabenes Inselgebiet 3 angeordnet. Das erste Halbleiter-

gebiet 2 weist eine erste Oberfläche 20, das vergrabene Inselgebiet 3 eine zweite Oberfläche 80 auf. Beide Oberflächen 20 und 80 laufen im Wesentlichen parallel zueinander. Das erste Halbleitergebiet 2 setzt sich im Ausführungsbeispiel von Fig. 1 aus einem Substrat 27 und zwei darauf angeordneten, epitaktisch aufgewachsenen Halbleiterschichten 261 und 262 zusammen. Die erste und die zweite Halbleiterschicht 261 bzw. 262 sind niedriger dotiert (n) als das Substrat 27 (n⁺).

[0030] An der zweiten Oberfläche 80 ist ein innerhalb des Inselgebiets 3 eingebettetes n-leitendes Kontaktgebiet 5 vorgesehen. Es ist höher dotiert (n⁺) als die beiden Halbleiterschichten 261 und 262. Das Inselgebiet 3 erstreckt sich in allen Richtungen parallel zur ersten Oberfläche 20 weiter als das Kontaktgebiet 5.

[0031] Als Halbleitermaterial kommt in dem Halbleiteraufbau 100 Siliciumcarbid zum Einsatz. Es eignet sich insbesondere bei hohen Spannungen auf Grund seiner spezifischen Materialeigenschaften besonders gut. Bevorzugte Dotierstoffe sind Bor und Aluminium für eine p-Dotierung sowie Stickstoff und Phosphor für eine n-Dotierung. Die Dotierstoffkonzentration des Kontaktgebiets 5 liegt typischerweise zwischen $1 \times 10^{19} \text{ cm}^{-3}$ und $1 \times 10^{20} \text{ cm}^{-3}$ und die des ersten Halbleitergebiets 2 typischerweise bei höchstens $2 \times 10^{16} \text{ cm}^{-3}$. Das Zeichen "x" wird hier als Multiplikationsymbol verwendet.

[0032] Vorzugsweise werden das vergrabene Inselgebiet 3 und das darin eingebettete Kontaktgebiet 5 nach Aufbringen der ersten Halbleiterschicht 261 hergestellt. Dabei kann insbesondere die in der WO 99/07011 A1 beschriebene selbstjustierende Maskierungstechnik eingesetzt werden. Das Inselgebiet 3 und das Kontaktgebiet 5 werden demgemäß mittels zweier Maskierungsschritte und einer entsprechenden Ionenimplantation von n- und p-Dotierstoffteilchen in die zweite Oberfläche 80 erzeugt. Danach wird in einem zweiten epitaktischen Wachstumsschritt die zweite Halbleiterschicht 262 aufgebracht. Mit der (selbstjustierenden) Herstellung des vergrabenen Inselgebiets 3 und des Kontaktgebiets 5 sind bereits in einem relativ frühen Stadium des Herstellungsprozesses alle Prozessschritte mit einer hohen Anforderung an die Justiergenauigkeit abgearbeitet. Alle folgenden Prozessschritte sind in dieser Hinsicht unkritisch.

[0033] Innerhalb der zweiten Halbleiterschicht 262 ist ein Kontaktloch 70 vorgesehen, das sich in vertikaler Richtung bis zu der zweiten Oberfläche 80 des vergrabenen Inselgebiets 3 erstreckt. Das Kontaktloch 70 legt sowohl einen Teil des vergrabenen Inselgebiets 3 als auch einen Teil des Kontaktgebiets 5 frei, so dass beide Gebiete 3 und 5 mittels einer ersten Elektrode 50 aus einem elektrisch leitenden Material ohmsch kontaktiert werden können. Das Kontaktgebiet 5 und das Inselgebiet 3 sind durch die erste Elektrode 50 kurzgeschlossen. Als Material für die erste Elektrode 50 kommt Polysilicium oder ein Metall, vorzugsweise Nickel, Aluminium, Tantal, Titan oder Wolfram, in Frage. Das Kontaktloch 70 wird beispielsweise mittels eines Trockenätzprozesses hergestellt. Um Schwankungen in der Ätztiefe auszugleichen, können gemäß einer nicht dargestellten Ausführungsform auch mehrere Kontaktlöcher 70, die dann jeweils einen kleineren Durchmesser aufweisen, vorgesehen sein.

[0034] Auf einer von der ersten Oberfläche 20 abgewandten Seite des ersten Halbleitergebiets 2 ist eine zweite Elektrode 60 vorgesehen. Die Zu- und Ableitung des durch den Halbleiteraufbau 100 fließenden Stroms I erfolgt mittels beider Elektroden 50 und 60. Auf Grund des im Wesentlichen vertikalen, d. h. senkrecht zur ersten Oberfläche 20 gerichteten Stromflusses wird auch der Halbleiteraufbau 100 als vertikal bezeichnet.

[0035] Seitlich (= lateral) neben dem Kontaktloch 70 ist

eine an die erste Oberfläche 20 angrenzende erste Verarmungszone 24 angeordnet, die sich innerhalb des ersten Halbleitergebiets 2 befindet. Weiterhin ist zwischen dem ersten Halbleitergebiet 2 und dem vergrabenen Inselgebiet 3 ein p-n-Übergang vorhanden, dessen Verarmungszone hier als zweite Verarmungszone 23 bezeichnet wird. Die zweite Verarmungszone 23 umgibt das gesamte vergrabene Inselgebiet 3. Soweit sich die beiden Verarmungszone 23 und 24 innerhalb des ersten Halbleitergebiets 2 erstrecken, sind sie in Fig. 1 gestrichelt eingezeichnet. Die erste und die zweite Verarmungszone 24 bzw. 23 begrenzen in vertikaler Richtung ein laterales Kanalgebiet 22 das innerhalb des ersten Halbleitergebiets 2 liegt und Teil des Strompfads zwischen der ersten und der zweiten Elektrode 50 bzw. 60 ist. Die erste Verarmungszone 24 und das vergrabene Inselgebiet 3 sind so angeordnet, dass sich die beiden Verarmungszone 23 und 24 in einer Projektion auf die erste Oberfläche 20 an ihren seitlichen Rändern überlappen. Das laterale Kanalgebiet 22 befindet sich gerade innerhalb dieses Überlappungsbereichs.

[0036] In lateraler Richtung ist das laterale Kanalgebiet 22 auf der dem Kontaktfläche 70 zugewandten Seite durch einen Rand 221 begrenzt. Dieser Rand 221 wird durch eine senkrecht zur ersten oder zweiten Oberfläche 20 bzw. 80 vorgenommene Projektion des Kontaktgebiets 5 in das erste Halbleitergebiet 2 gebildet. Die als untere vertikale Begrenzung dienende zweite Verarmungszone 23 erstreckt sich nämlich ab der Stelle, an der das stark n-dotierte Kontaktgebiet 5 innerhalb des Inselgebiets 3 angeordnet ist, nicht mehr in das erste Halbleitergebiet 2. Der für eine solche Verarmungszone maßgebliche p-n-Übergang verläuft ab dieser Stelle zwischen dem n-leitenden Kontaktgebiet 5 und dem p-leitenden Inselgebiet 3. Der laterale Rand 221 wird damit durch die Lage des Kontaktgebiets 5 innerhalb des Inselgebiets 3 bestimmt. Der in Fig. 1 nicht näher bezeichnete zweite laterale Rand des lateralen Kanalgebiets 22 wird dagegen durch die laterale Abmessung des Inselgebiets 5 bestimmt. Diese Geometrieparameter lassen sich durch das in der WO 99/07011 A1 beschriebene Strukturierungsverfahren sehr genau einstellen. Damit ist bei dem Halbleiteraufbau 100 eine hochgenaue Einstellung der Länge und auch Position des lateralen Kanalgebiets 22 möglich.

[0037] Die laterale Begrenzung des lateralen Kanals 22 durch das Kontaktgebiet 5 hat außerdem den Vorteil, dass der Strom I unmittelbar nach Austreten aus dem lateralen Kanalgebiet 22 in das Kontaktgebiet 5 eintritt, ohne dabei einen sogenannten Vorkanal innerhalb des ersten Halbleitergebiets 2 zu durchlaufen. Damit entfällt der Widerstand eines solchen Vorkanals und es ergibt sich insgesamt ein niedriger Durchlasswiderstand.

[0038] Außerdem führt die Anordnung des Kontaktgebiets und der damit verbundene Wegfall eines Vorkanals zu einem reduzierten Platzbedarf, so dass eine hohe Packungsdichte in einer insbesondere mehrzelligen Halbleiterstruktur, die aus vielen Halbzellen gemäß dem Halbleiteraufbau 100 aufgebaut ist, möglich ist. Auch die Reduzierung der Verlustleistung durch den Wegfall des Vorkanals wirkt sich günstig hinsichtlich einer Erhöhung der Packungsdichte aus.

[0039] Die erste Verarmungszone 24 und das Kontaktgebiet 5 sind im Bezug zueinander so angeordnet, dass sie sich in einer senkrecht zur ersten oder zweiten Oberfläche 20 bzw. 80 vorgenommenen Projektion in eine gemeinsame Ebene an ihren seitlichen Rändern um 1 bis 2 µm überlappen. Durch diese letztgenannte Überlappung wird sichergestellt, dass der laterale Rand 221 tatsächlich bis unmittelbar an das Kontaktgebiet 5 heranreicht und sich die vorstehend beschriebenen Vorteile einstellen.

[0040] Typischerweise beträgt die Länge (= laterale Aus-

dehnung) des lateralen Kanalgebiets 22 bei einem aus Siliciumcarbid hergestellten Halbleiteraufbau 100 zwischen 1 µm und 5 µm. Vorzugsweise ist das laterale Kanalgebiet 22 möglichst kurz ausgebildet. Dann ergibt sich ein sehr kompakter Gesamtaufbau mit geringem Platzbedarf. Die vertikale Ausdehnung liegt im spannungs- und stromfreien Zustand typischerweise zwischen 0,1 µm und 1 µm. Die Verarmungszone 23 und 24 sind durch eine starke Verarmung an Ladungsträgern gekennzeichnet und weisen damit einen wesentlich höheren elektrischen Widerstand auf, als das von ihnen in vertikaler Richtung begrenzte laterale Kanalgebiet 22. Die räumliche Ausdehnung der beiden Verarmungszone 23 und 24, insbesondere die in vertikaler Richtung, variiert in Abhängigkeit der herrschenden Strom- und Spannungsverhältnisse.

[0041] Das laterale Kanalgebiet 22 bestimmt damit maßgeblich das (Steuerungs-)Verhalten des gesamten Halbleiteraufbaus 100. Bei einer Ausbildung als Strombegrenzer hängt das Verhalten bei Anlegen einer Betriebsspannung in Durchlassrichtung (= Vorwärtsrichtung) von dem zwischen den beiden Elektroden 50 und 60 durch den Halbleiteraufbau 100 fließenden elektrischen Strom I ab. Mit steigender Stromstärke wächst auf Grund des Bahnwiderstands der Vorwärtsspannungsabfall zwischen den Elektroden 50 und 60. Dies führt zu einer Vergrößerung der Verarmungszone 23 und 24 und folglich zu einer mit einer entsprechenden Widerstandserhöhung verbundenen Verminderung der stromtragenden Querschnittsfläche im lateralen Kanalgebiet 22. Bei Erreichen eines bestimmten kritischen Stromwerts (= Sättigungsstrom) berühren sich die beiden Verarmungszone 23 und 24 und schnüren das laterale Kanalgebiet 22 vollständig ab.

[0042] Eine derartige Kanalabschnürung kann auch erreicht werden, indem eine entsprechende Steuerspannung an den Halbleiteraufbau 100 angelegt wird.

[0043] Der Strompfad zwischen der ersten und der zweiten Elektrode 50 bzw. 60 umfasst in Vorwärtsrichtung das Kontaktgebiet 5 das laterale Kanalgebiet 22 ein im ersten Halbleitergebiet 2 angeordnetes vertikales Kanalgebiet 21 sowie eine sich danach anschließende Driftzone, die sich aus dem verbleibenden Teil der ersten Epitaxieschicht 261 und dem Substrat 27 zusammensetzt.

[0044] Bei Anlegen einer Betriebsspannung in Rückwärtsrichtung erfolgt der Stromfluss dagegen im Wesentlichen über eine Rückwärtsdiode 90, die durch das vergrabene Inselgebiet 3 und den darunter liegenden Teil des ersten Halbleitergebiets 2 gebildet ist. Da der Stromfluss also im Wesentlichen über die Rückwärtsdiode 90 und nicht durch das laterale Kanalgebiet 22 erfolgt, ist in Rückwärtsrichtung keine Stromsteuerung durch den Halbleiteraufbau 100 möglich. Bei Einsatz des Halbleiteraufbaus 100 in einem Umrichter kann die integrierte Rückwärtsdiode 90 die ansonsten in einem Umrichter üblicherweise erforderliche Beschaltung des verwendeten Halbleiterschalters mit einer Freilaufdiode erübrigen. Für die Stromführung in Rückwärtsrichtung bietet die Rückwärtsdiode 90 eine große stromtragfähige Fläche.

[0045] Der in Fig. 2 gezeigte Halbleiteraufbau 101 unterscheidet sich von dem Halbleiteraufbau 100 lediglich dadurch, dass statt des n-leitenden Substrats 27 ein p-leitendes Substrat 28 verwendet wird. Das schwach n-leitende erste Halbleitergebiet 2, das sich hier nur aus den beiden Halbleiterschichten 261 und 262 zusammensetzt, bildet mit dem stark p-leitenden (p⁺) Substrat 28 einen p-n-Übergang. Dieser zusätzliche p-n-Übergang ist insbesondere bei einem Einsatz bei einer hohen Spannung, die beispielsweise mindestens in der Größenordnung von einigen kV liegt, günstig.

[0046] Außerdem weist das vergrabene Inselgebiet 3 im

an das laterale Kanalgebiet 22 angrenzenden Bereich eine zusätzliche Erhebung 31 auf. Die Erhebung 31 entsteht beispielsweise durch einen kurzen Tiefätzschritt nach der Herstellung des Inselgebiets 3 und des eingebetteten Kontaktgebiets 5 noch vor dem epitaktischen Wachstum der zweiten Halbleiterschicht 262. Die Tiefätzung erfolgt nur in dem Bereich der zweiten Oberfläche 80, die nicht an das laterale Halbleitergebiet 22 angrenzt, also insbesondere auch im Bereich des Kontaktgebiets 5. Durch diese Maßnahme ergibt sich ein sicheres Betriebsverhalten. Die Abschnürung des lateralen Kanalgebiets 22 durch die beiden Verarmungszone 23 und 24 erfolgt dann nämlich sicher vor einem ansonsten prinzipiell möglichen unerwünschten Durchgriff der Verarmungszone 24 auf das Kontaktgebiet 5. Die Maßnahme, eine Erhebung 31 in dem Inselgebiet 3 vorzusehen, lässt sich ohne Weiteres auch auf den Halbleiteraufbau 100 von Fig. 1 übertragen.

[0047] Die vorstehend beschriebene Abschnürung des lateralen Kanalgebiets 22 kann außer durch den Strommechanismus auch durch eine Steuerspannung, die insbesondere die räumliche Ausdehnung der ersten Verarmungszone 24 beeinflusst, erreicht werden. Die Ausführungsbeispiele der Fig. 3 bis 6 beziehen sich auf solche speziellen Ausgestaltungen der ersten Verarmungszone 24 zur Steuerung des Kanalgebiets 22. Die Ausgestaltungen sind jeweils am Beispiel des Halbleiteraufbaus 100 von Fig. 1 dargestellt. Alle Ausgestaltungen lassen sich analog auch auf den Halbleiteraufbau 101 von Fig. 2 übertragen.

[0048] In dem Ausführungsbeispiel gemäß Fig. 3 wird die erste Raumladungszone 24 durch einen Schottky-Kontakt hervorgerufen. Dazu befindet sich direkt auf der ersten Oberfläche 20 eine Steuerelektrode 40. Durch Anlegen einer entsprechenden Steuerspannung an die Steuerelektrode 40 wird die erste Raumladungszone 24 und damit das laterale Kanalgebiet 22 in seiner vertikalen Ausdehnung beeinflusst.

[0049] Wenn keine gesonderte Beeinflussung der ersten Verarmungszone 24 durch eine Steuerspannung erforderlich ist, kann die Steuerelektrode 40 auch mit der ersten Elektrode 50 kurzgeschlossen sein. Es ergibt sich dadurch eine in Fig. 3 nicht dargestellte gemeinsame Elektrode. Mit einer Möglichkeit zur Beeinflussung durch eine externe Steuerspannung ergibt sich ein aktiver Halbleiteraufbau 102. Mit einer gemeinsamen Elektrode aus Steuerelektrode 40 und erster Elektrode 50 erhält man dagegen einen passiven Halbleiteraufbau 102. Ein geeignetes Material für die gemeinsame Elektrode ist Nickel.

[0050] Bei einem weiteren Halbleiteraufbau 103 nach Fig. 4 wird die erste Verarmungszone 24 durch einen MOS(Metal Oxide Semiconductor)-Kontakt hervorgerufen. Dazu befindet sich direkt auf der ersten Oberfläche 20 eine Isolationsschicht 12 in Form einer Oxidschicht. Darauf ist eine Steuerelektrode 40 angeordnet, durch die die erste Verarmungszone 24 wiederum gesteuert werden kann.

[0051] In den Fig. 5 und 6 sind dagegen ein Halbleiteraufbau 104 bzw. ein Halbleiteraufbau 105 dargestellt, bei denen an der ersten Oberfläche 20 innerhalb des ersten Halbleitergebiets 2 jeweils ein zweites Halbleitergebiet 4 angeordnet ist. Dieses hat den gegenüber dem Leitungstyp des ersten Halbleitergebiets 2 entgegengesetzten Leitungstyp, also in den dargestellten Ausführungsbeispielen den p-Leitungstyp. Es wird ebenfalls vorzugsweise durch Ionenimplantation erzeugt. Das zweite Halbleitergebiet 4 ist insbesondere stark p-dotiert (p^+). Zwischen dem ersten Halbleitergebiet 2 und dem zweiten Halbleitergebiet 4 ist dann ein p-n-Übergang vorhanden, dessen Verarmungszone hier die erste Verarmungszone 24 bildet.

[0052] Bei dem Halbleiteraufbau 104 nach Fig. 5 erstreckt sich auf der Oberfläche 20 eine Schicht, die sich durchge-

hend vom zweiten Halbleitergebiet 4 bis hin zu der ersten Elektrode 50 innerhalb des Kontaktlochs 70 erstreckt. Hierbei sind zwei verschiedene Ausführungsformen voneinander zu unterscheiden. In der ersten Ausführungsform besteht die Schicht aus elektrisch isolierendem und in der zweiten Ausführungsform aus leitfähigem Material. In beiden Fällen ergibt sich ein passiver Halbleiteraufbau 104, der von Außen nicht gezielt, beispielsweise durch Anlegen einer Steuerspannung, gesteuert werden kann.

[0053] In der ersten Ausführungsform ist auf der ersten Oberfläche 20 eine Isolationsschicht 12 angeordnet, die das zweite Halbleitergebiet 4 elektrisch isoliert und damit ein Abfließen von aus dem zweiten Halbleitergebiet 4 in die erste Verarmungszone 24 diffundierten Ladungen (im dargestellten Fall Elektronen) verhindert. Der Leckstrom der Isolationsschicht 12 sollte möglichst gering sein, um eine gute Ladungsspeicherung im zweiten Halbleitergebiet 4 zu gewährleisten. Eine weitere Funktion der Isolationsschicht 12 ist die elektrische Isolation des zweiten Halbleitergebiets 4 von der ersten Elektrode 50. Als Material wird für die Isolationsschicht 12 ein Oxid vorzugsweise ein thermisch gewachsenes Siliciumdioxid (SiO_2) verwendet. Thermisches SiO_2 weist sehr gute Isolationseigenschaften auf und kann auf SiC durch Trocken- oder Nassoxidation bei Temperaturen über 1000°C erzeugt werden.

[0054] In der zweiten Ausführungsform des Halbleiteraufbaus 104 von Fig. 5 erstreckt sich die erste Elektrode 50 auch bis zum zweiten Halbleitergebiet 4 und kontaktiert diese ebenfalls ohmsch. Das zweite Halbleitergebiet 4 und das Kontaktgebiet 5 sowie das vergrabene Inselgebiet 3 sind dann mittels der ersten Elektrode 50 elektrisch leitend, d. h. niederohmig, miteinander verbunden.

[0055] Im Gegensatz zu den beiden passiven (nicht steuerbaren) Ausführungsformen des Halbleiteraufbaus 104 gemäß Fig. 5 ist in Fig. 6 ein aktiver (steuerbarer) Halbleiteraufbau 105 dargestellt. Dazu ist auf dem zweiten Halbleitergebiet 4 eine gesonderte Steuerelektrode 40 vorgesehen. Damit kann man durch Anlegen eines Steuerpotenzials an die Steuerelektrode 40 die Ausdehnung der ersten Verarmungszone 24 unabhängig von einem an der ersten Elektrode 50 anstehenden Potenzial verändern. Die Leitfähigkeit des lateralen Kanalgebiets 22 lässt sich folglich in diesem Ausführungsbeispiel aktiv steuern.

[0056] Ein aktiver, d. h. ein durch eine externe Steuerspannung beeinflussbarer Halbleiteraufbau 102, 103 oder 105 kann mit besonderem Vorteil in einer aus der DE 196 10 135 C1 bekannten Kaskodeschaltung aus einem Niederspannungs-Schaltelement mit einem Hochspannungs-Schaltelement eingesetzt werden. Der dann verwendete Halbleiteraufbau 102, 103 oder 105 bildet dabei das Hochspannungs-Schaltelement. Damit erhält man eine Gesamtschaltung, die sich mit einer nur sehr geringen Steuerspannung (in der Größenordnung einiger Volt) von einem stromführenden in einen stromsperrenden Zustand schalten lässt und dabei gleichzeitig die anstehende Betriebsspannung im stromsperrenden Zustand sicher aufnehmen kann. Der verwendete aktive Halbleiteraufbau 102, 103 oder 105 ermöglicht ein sehr robustes und insbesondere auch sehr schnelles Umschalten von dem Strom leitenden in den Strom sperrenden Zustand.

Patentansprüche

1. Halbleiteraufbau zur Steuerung eines Stroms (1) umfassend
 - a) ein erstes Halbleitergebiet (2) eines ersten Leitungstyps (n oder p) mit einer ersten Oberfläche (20),

- b) ein innerhalb des ersten Halbleitergebiets (2) zumindest teilweise vergrabenes Inselgebiet (3) eines zweiten gegenüber dem ersten Leitungstyp entgegengesetzten Leitungstyps (p oder n) mit einer der ersten Oberfläche (20) zugewandten zweiten Oberfläche (80),
- c) ein Kontaktgebiet (5) des ersten Leitungstyps (n oder p), das an der zweiten Oberfläche (80) innerhalb des Inselgebiets (3) angeordnet ist, und
- d) ein zwischen erster und zweiter Oberfläche (20 bzw. 80) als Teil des ersten Halbleitergebiets (2) ausgebildetes laterales Kanalgebiet (22),
- d1) das Teil eines Strompfads vom oder zum Kontaktgebiet (5) ist,
- d2) innerhalb dessen der Strom (I) durch wenigstens eine Verarmungszone (23, 24) beeinflussbar ist, und
- d3) dessen einer lateraler Rand (221) bis an das Kontaktgebiet (5) heranreicht.
2. Halbleiteraufbau nach Anspruch 1, dadurch gekennzeichnet, dass das Inselgebiet (3) und das Kontaktgebiet (5) mittels mindestens eines im ersten Halbleitergebiet (2) vorgesehenen Kontaktlochs (70), das sich ausgehend von der ersten Oberfläche (20) bis mindestens zur zweiten Oberfläche (80) erstreckt, und mittels einer innerhalb des Kontaktlochs (70) angeordneten ersten Elektrode (50) gemeinsam ohmsch kontaktiert sind.
3. Halbleiteraufbau nach Anspruch 1 oder Anspruch 2, dadurch gekennzeichnet, dass die zweite Oberfläche (80) im Bereich des Kontaktgebiets (5) gegenüber dem an das laterale Kanalgebiet (22) angrenzenden Bereich des Inselgebiets (3) zurückversetzt ist.
4. Halbleiteraufbau nach einem der Ansprüche 1 bis 3, dadurch gekennzeichnet, dass das laterale Kanalgebiet (22) in vertikaler Richtung auf seiner der ersten Oberfläche (20) zugewandten Seite durch eine erste Verarmungszone (24) und auf seiner dem Inselgebiet (3) zugewandten Seite durch eine zweite Verarmungszone (23) eines zwischen dem ersten Halbleitergebiet (2) und dem Inselgebiet (3) liegenden p-n-Übergangs begrenzt oder abgeschnürt ist.
5. Halbleiteraufbau nach Anspruch 4, dadurch gekennzeichnet, dass sich die erste Verarmungszone (24) und das Kontaktgebiet (5) in einer senkrecht zur ersten Oberfläche (20) vorgenommenen fiktiven Projektion in eine gemeinsame Ebene an ihren lateralen Rändern überlappen.
6. Halbleiteraufbau nach Anspruch 4 oder 5, dadurch gekennzeichnet, dass die erste Verarmungszone (24) die eines Schottky-Kontakts ist, der insbesondere mittels einer Steuerelektrode (40) und eines an der ersten Oberfläche (20) liegenden Bereichs des ersten Halbleitergebiets (2) gebildet ist.
7. Halbleiteraufbau nach Anspruch 6, dadurch gekennzeichnet, dass die Steuerelektrode (40) des Schottky-Kontakts und eine das Kontaktgebiet (5) und das Inselgebiet (3) gemeinsam ohmsch kontaktierende erste Elektrode (50) als gemeinsame Elektrode gebildet sind.
8. Halbleiteraufbau nach Anspruch 4 oder 5, dadurch gekennzeichnet, dass die erste Verarmungszone (24) die eines MIS-Kontakts ist, der insbesondere mittels einer auf einer Isolationsschicht (12) angeordneten Steuerelektrode (40) gebildet ist, wobei die insbesondere als eine Oxidschicht ausgebildete Isolationsschicht (12) auf der ersten Oberfläche (20) des ersten Halbleitergebiets (2) angeordnet ist.

9. Halbleiteraufbau nach Anspruch 4 oder 5, dadurch gekennzeichnet, dass die erste Verarmungszone (24) die eines p-n-Übergangs ist, der zwischen dem ersten Halbleitergebiet (2) und einem zweiten Halbleitergebiet (4), das den gegenüber dem Leitungstyp des ersten Halbleitergebiets (2) entgegengesetzten Leitungstyp (p oder n) aufweist und das an der ersten Oberfläche (20) innerhalb des ersten Halbleitergebiets (2) angeordnet ist, gebildet ist.
10. Halbleiteraufbau nach Anspruch 9, dadurch gekennzeichnet, dass das zweite Halbleitergebiet (4) an der ersten Oberfläche (20) elektrisch isoliert ist.
11. Halbleiteraufbau nach Anspruch 9, dadurch gekennzeichnet, dass das zweite Halbleitergebiet (4) mit einer Steuerelektrode (40) zum Steuern des elektrischen Widerstands im lateralen Kanalgebiet (22) ohmsch kontaktiert ist.
12. Halbleiteraufbau nach Anspruch 11, dadurch gekennzeichnet, dass die Steuerelektrode (40) des zweiten Halbleitergebiets (4) und die erste Elektrode (50) des Kontaktgebiets (5) und des Inselgebiets (3) als gemeinsame Elektrode ausgebildet sind.
13. Halbleiteraufbau nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, dass auf einer der ersten Oberfläche (20) gegenüberliegenden Seite des ersten Halbleitergebiets (2) eine zweite Elektrode (60) angeordnet ist.
14. Halbleiteraufbau nach Anspruch 13, dadurch gekennzeichnet, dass zwischen dem ersten Halbleitergebiet (2) und der zweiten Elektrode (60) ein p-n-Übergang vorhanden ist.
15. Halbleiteraufbau nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, dass Siliciumcarbid als Halbleitermaterial vorgesehen ist.

Hierzu 3 Seite(n) Zeichnungen

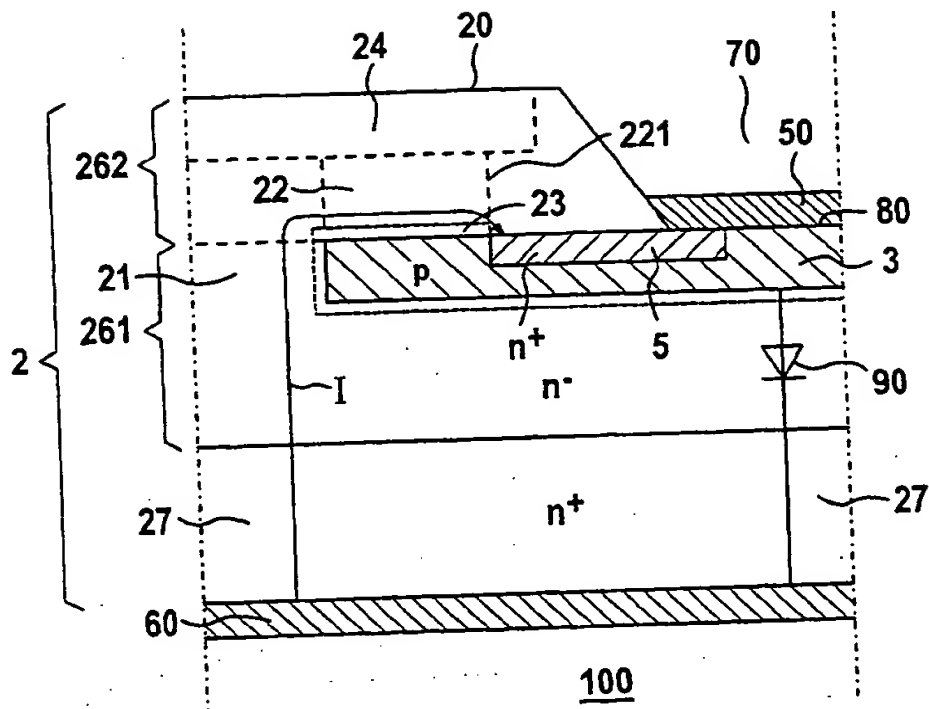


FIG 1

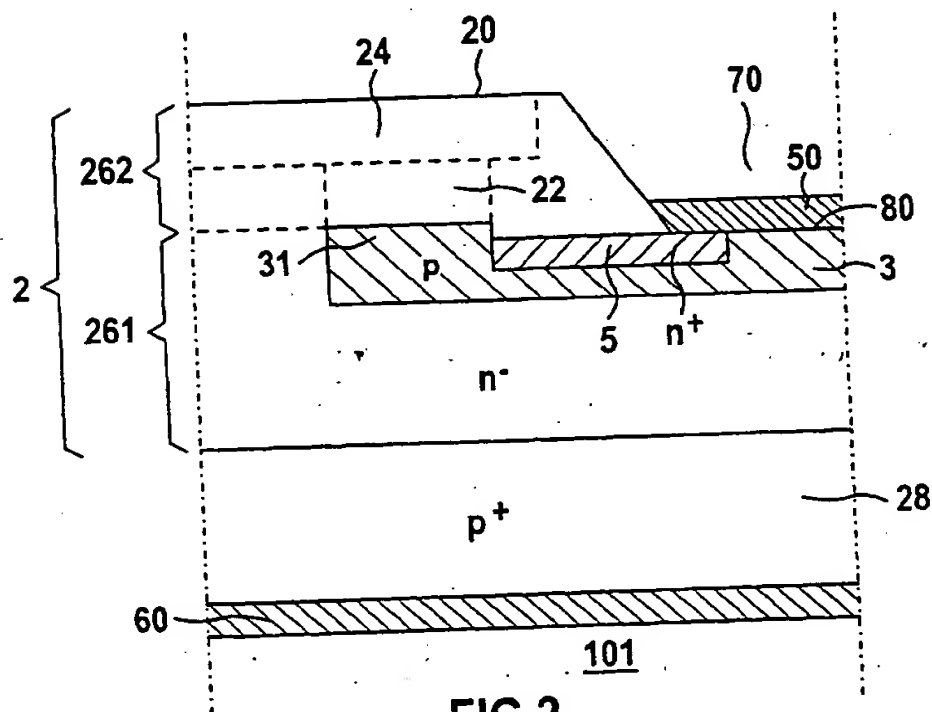


FIG 2

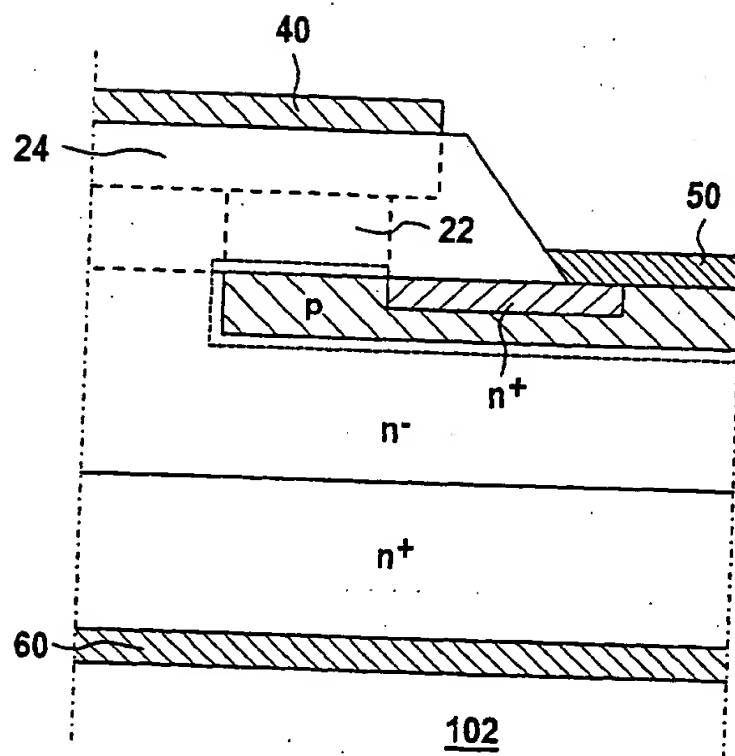


FIG 3

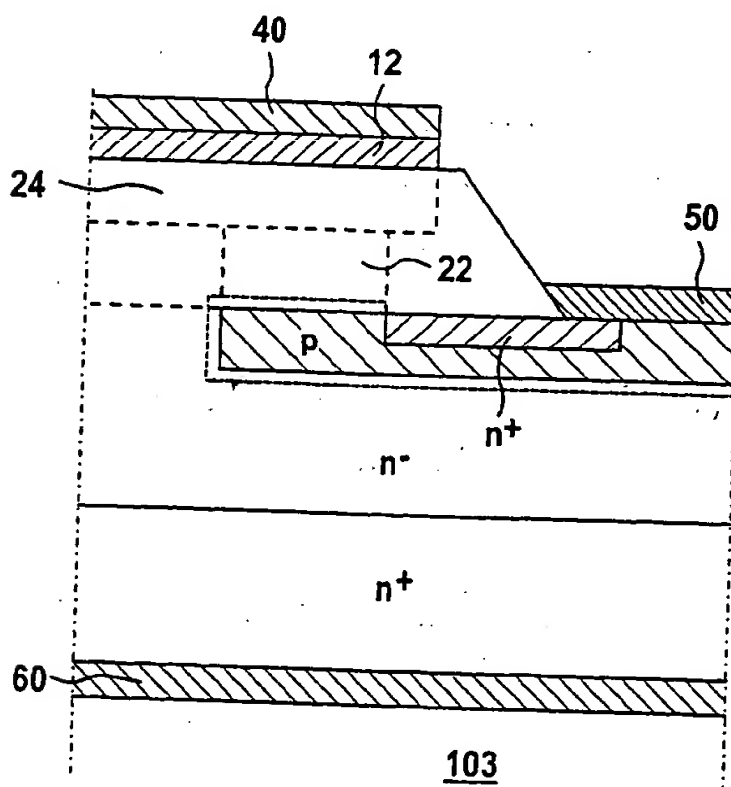


FIG 4

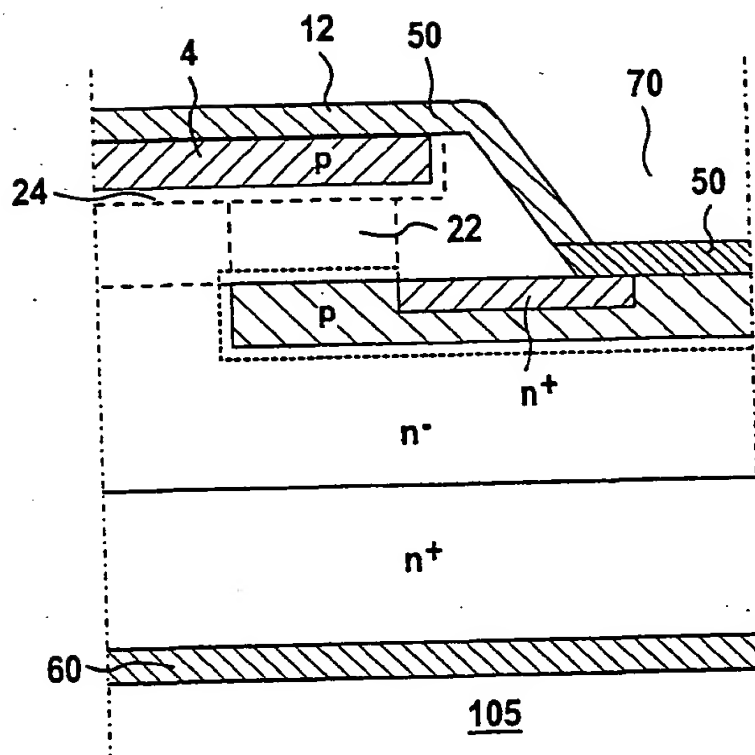


FIG 5

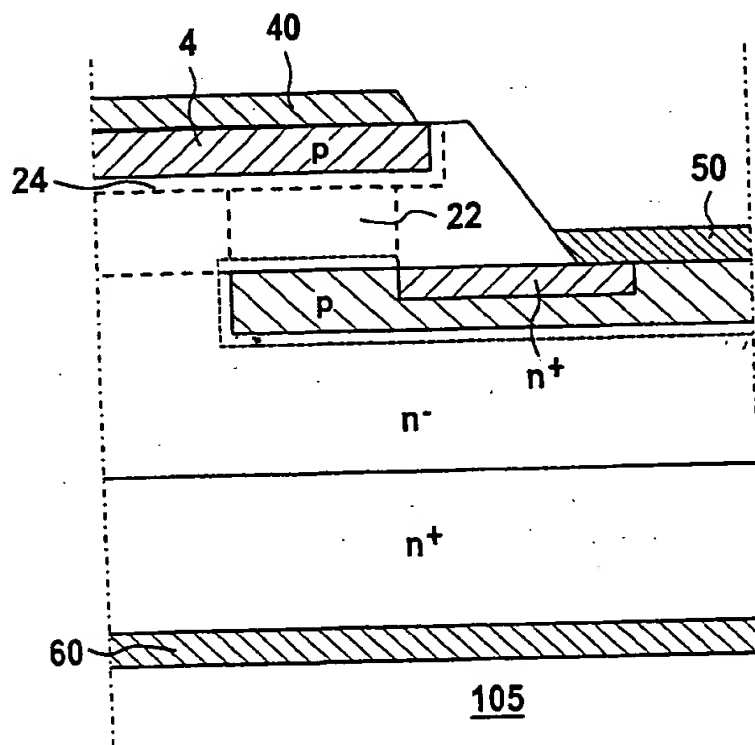


FIG 6